

Parte 6

# Trasformazioni Circuituali

# Trasformazioni Circuitali

Nella Teoria dei Circuiti sono state introdotte numerose trasformazioni circuitali anche complesse.

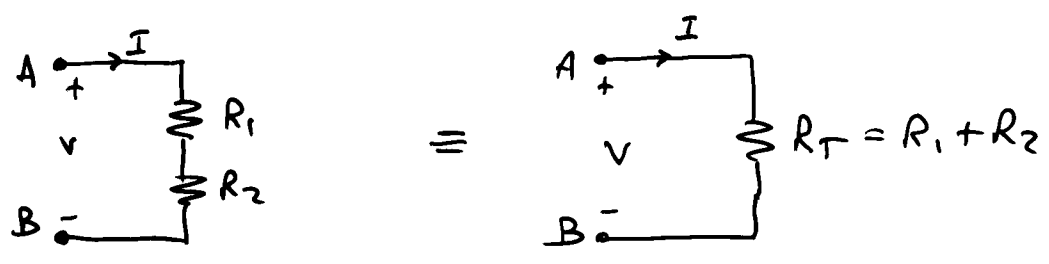
In questa parte si intende fornire una breve panoramica di alcune semplici trasformazioni per elementi ad una ed a due porte, bilanciati e sbilanciati.

Le trasformazioni vengono proposte in reti senza memoria, ma possono essere generalizzate anche al caso di reti con memoria, sotto opportune condizioni.

Gli schemi proposti possono essere anche utilizzati come esercizi di verifica con soluzione.

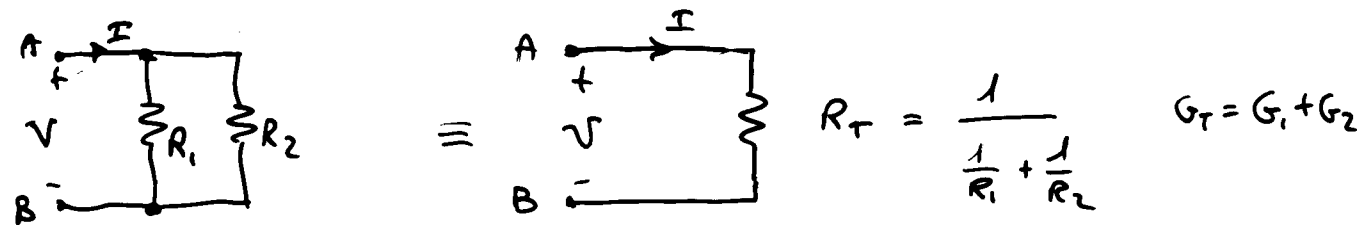
# BIPOLI (SENZA MEMORIA)

## 1) SERIE



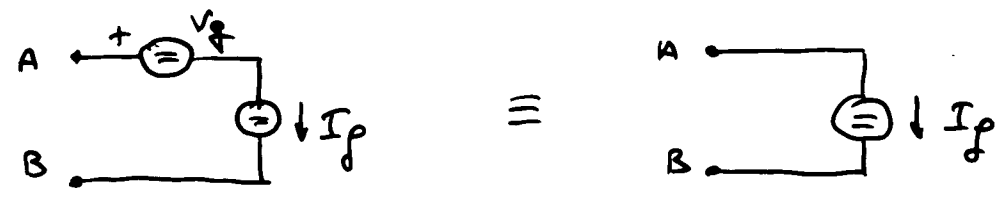
dim.:  $V = R_1 I + R_2 I = (R_1 + R_2) I$

## 2) PARALLELO



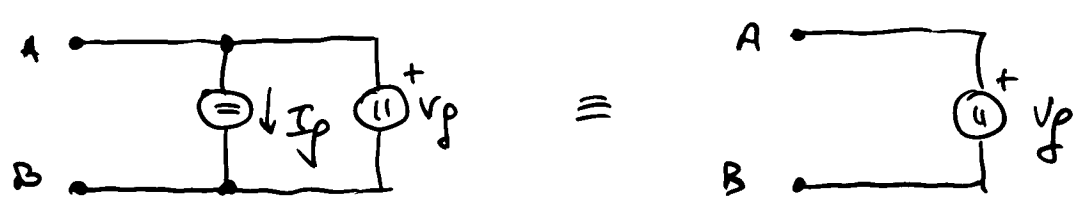
dim.:  $I = \frac{1}{R_1} V + \frac{1}{R_2} V = \left( \frac{1}{R_1} + \frac{1}{R_2} \right) V$

## 3) ELIMINAZIONE $V_g$



dim.: Teorema di sostituzione alle porte AB

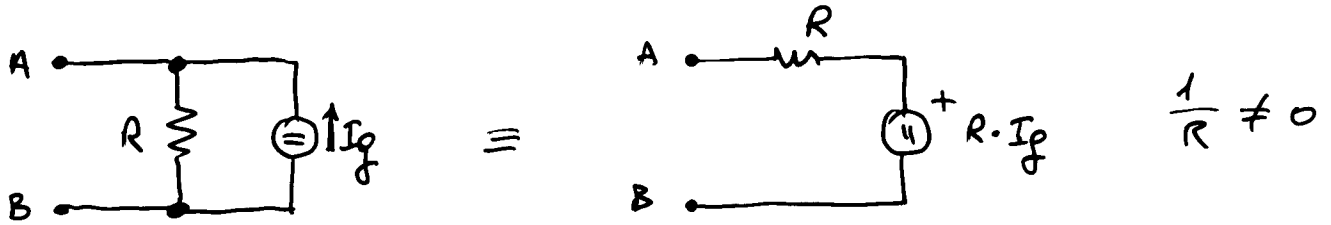
## 4) ELIMINAZIONE $I_g$



dim.: Teorema di sostituzione alle porte AB

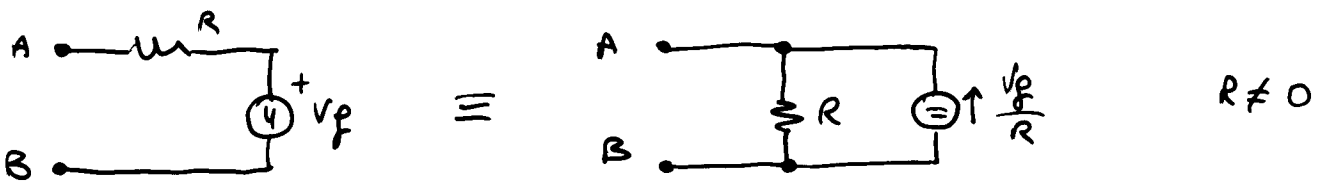
# BIPOLI (SENZA MEMORIA)

## 5) TRASFORMAZIONE $I_g \rightarrow V_g$



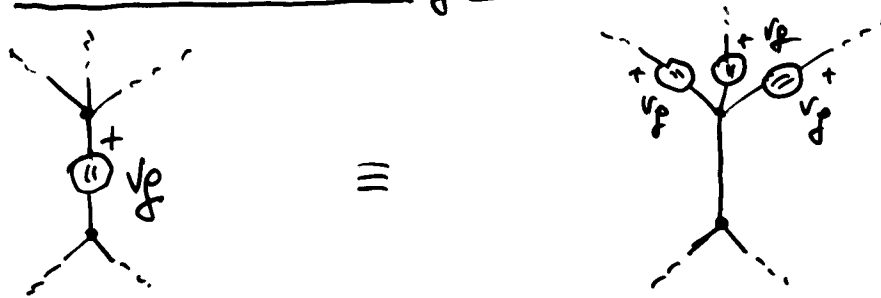
dim.: Teorema di Thevenin alle porte AB

## 6) TRASFORMAZIONE $V_g \rightarrow I_g$



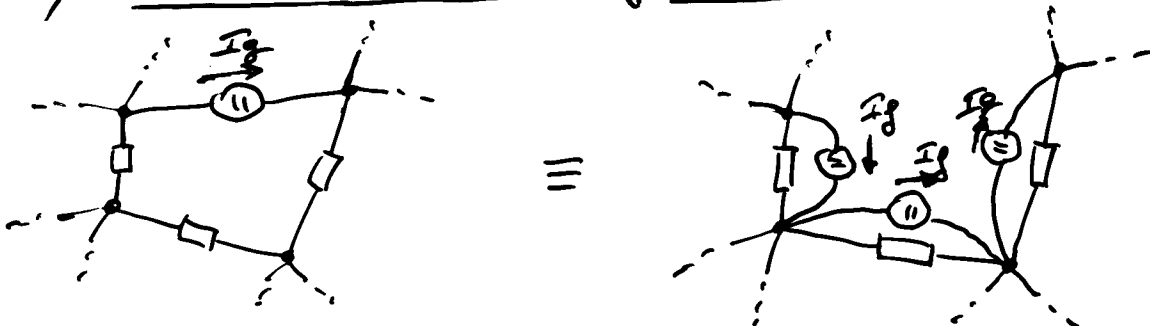
dim.: Teorema di Norton alle porte AB

## 7) ELIMINAZIONE $V_g$ DA RAMO



dim.: equivalenze KLV, KLC

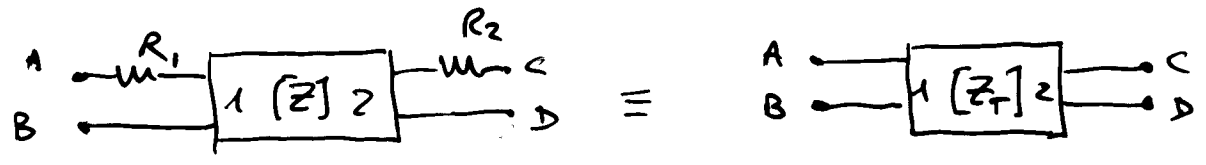
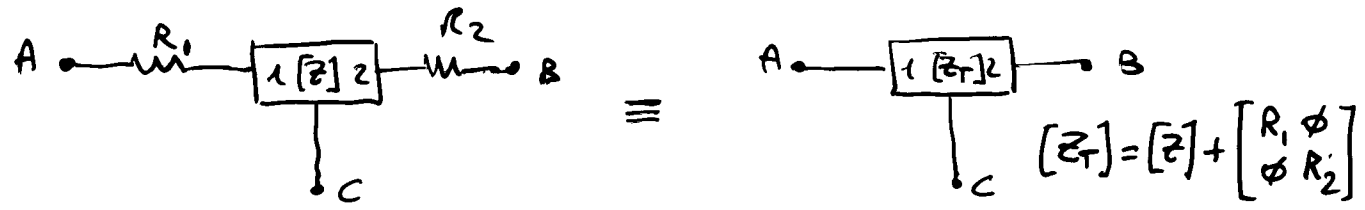
## 8) ELIMINAZIONE $I_g$ DA MAGLIA



dim.: equivalenze KLC, KLV

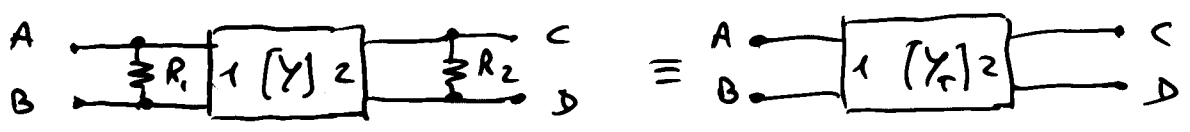
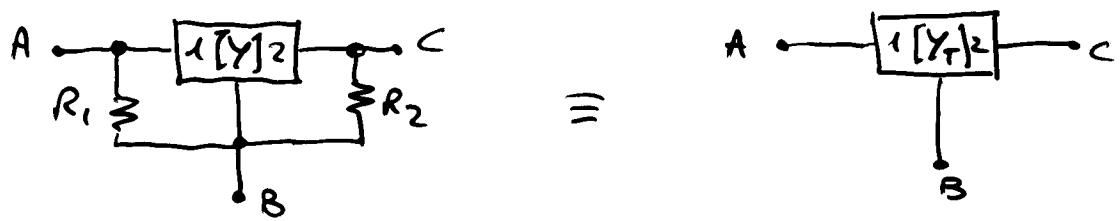
# 2-PORTE (senza memoria)

## 1) ASSORBIMENTO R IN SERIE



dim.: utilizzare schema equivalente  $[Z]$

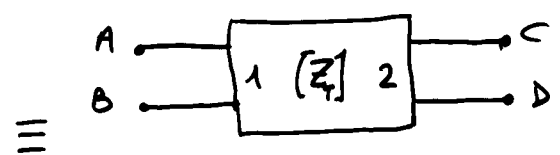
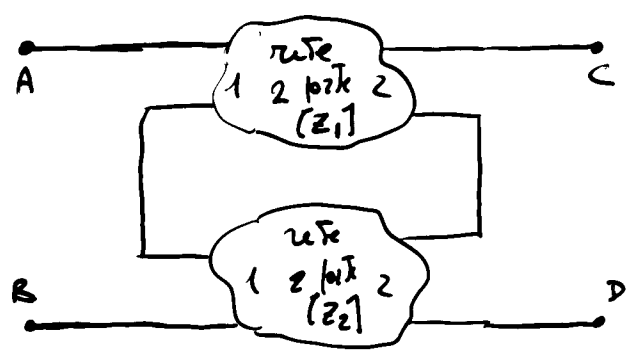
## 2) ASSORBIMENTO R IN PARALLELO



dim.: utilizzare schema equivalente di  $[Y]$

$$[Y_T] = [Y] + \begin{bmatrix} \frac{1}{R_1} & 0 \\ 0 & \frac{1}{R_2} \end{bmatrix}$$

## 3) SERIE - SERIE



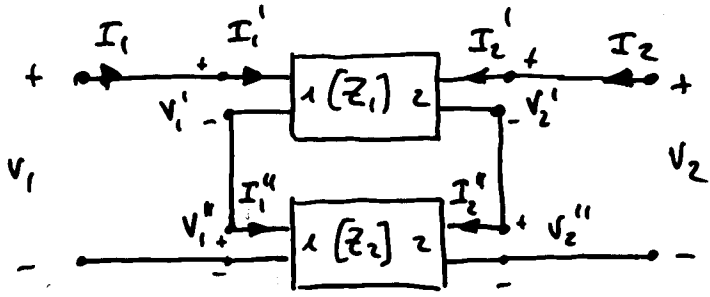
$$[Z_T] = \begin{cases} [Z_1] + [Z_2] \\ [Z] \end{cases}$$

se entrambe le reti di componenti sono 2-PORTE di Frasen con 2 porte esterne (SE ESISTE)

# 2-PORT (SENZA MEMORIA)

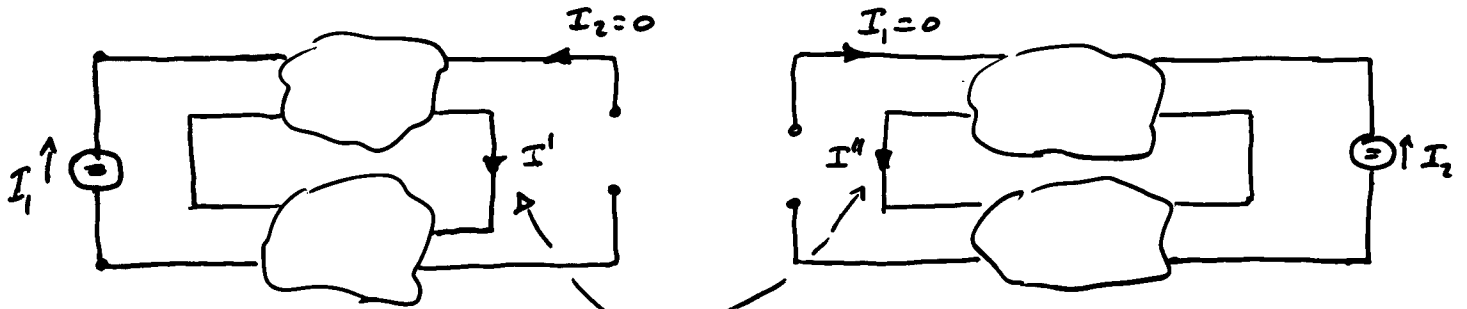
dim. collegamento serie-serie:

1° caso entrambe le reti si comportano come 2-PORT anche quando sono connesse in serie-serie. È quindi possibile usare le loro rappresentazioni  $[Z_1]$  e  $[Z_2]$



$$\begin{bmatrix} V_1 \\ V_2 \end{bmatrix} = \begin{bmatrix} V_1' \\ V_2' \end{bmatrix} + \begin{bmatrix} V_1'' \\ V_2'' \end{bmatrix} = [Z_1] \begin{bmatrix} I_1 \\ I_2 \end{bmatrix} + [Z_2] \begin{bmatrix} I_1 \\ I_2 \end{bmatrix}$$

Per verificare il comportamento come 2-PORT delle due reti è possibile utilizzare i seguenti 2 circuiti, come prova di validità:



Verificare che le correnti sono nulle

Se  $I_1' = 0$  e  $I_2'' = 0 \Rightarrow$  le 2 reti si comportano come 2-PORT

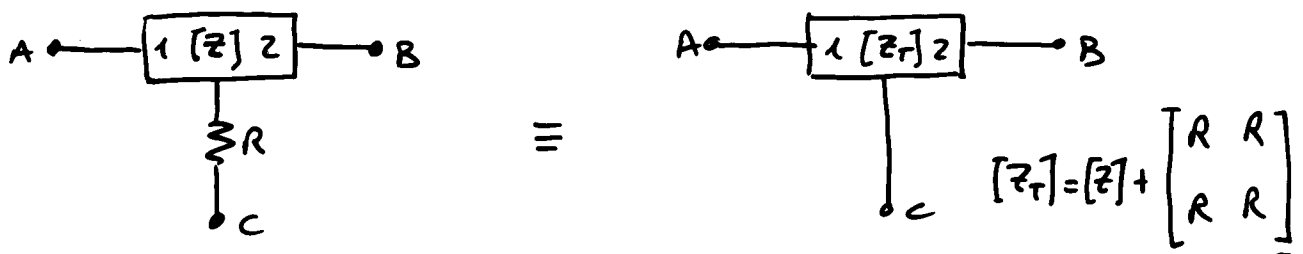
2° caso le due reti non si comportano come 2-PORT (le prove di validità sono fallite). Non è possibile utilizzare  $[Z_1]$  e  $[Z_2]$ , occorre determinarle  $[Z_T]$  direttamente facendo 2 studi per calcolare le 4 costanti:  $Z_{11}, Z_{12}, Z_{21}, Z_{22}$ .

**NOTA**

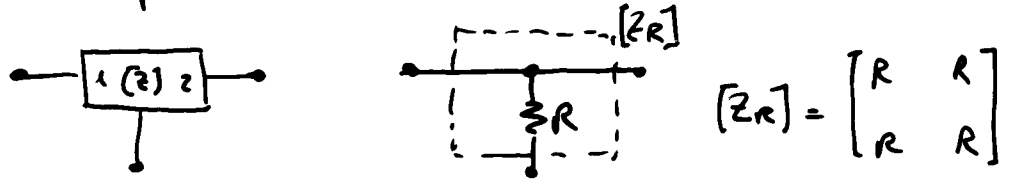
Per reti 2 porte stazionarie è sempre possibile utilizzare le rappresentazioni  $[Z_1]$  e  $[Z_2]$

# 2-PORT (senza memoria)

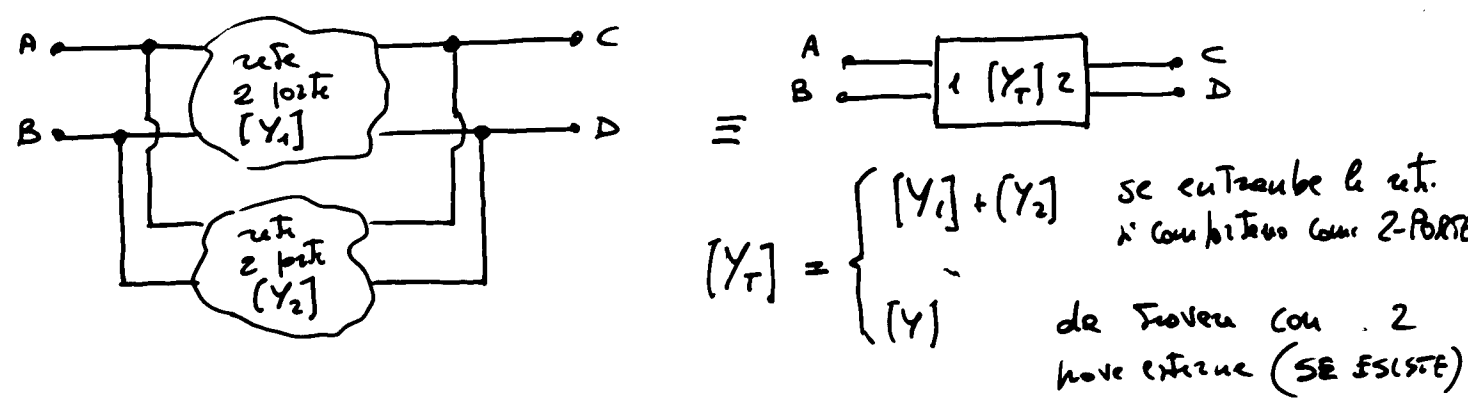
## 4) ASSORBIMENTO A SU TRIPOLLO



dim.: collegamento serie-serie ha le sequenti 2 reti:



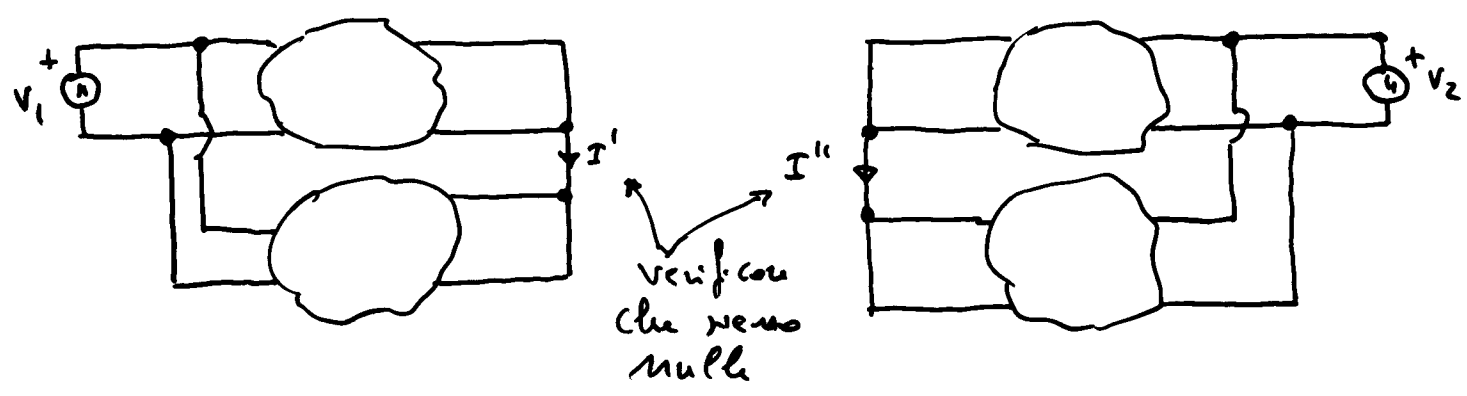
## 5) PARALLELO - PARALLELO



dim.:

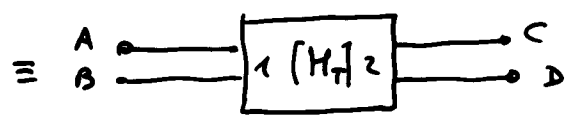
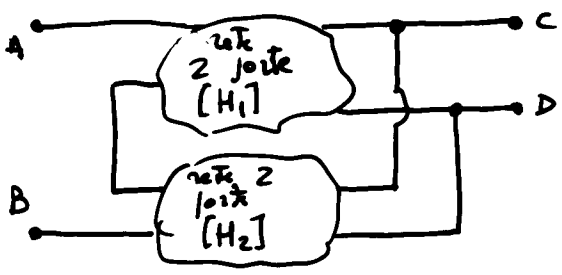
nel primo caso segue dal fatto che la corrente di porte esterne  
non è la somma delle correnti di porte nelle 2 reti.

Occorre verificare le condizioni di comportamento 2-PORT  
per le due reti. Prove di validità: [NB. In reti sbilanciate funziona sempre]



# 2-PORTE (senza memoria)

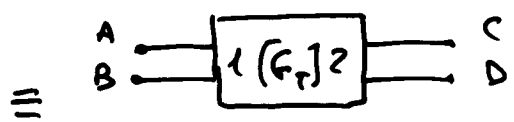
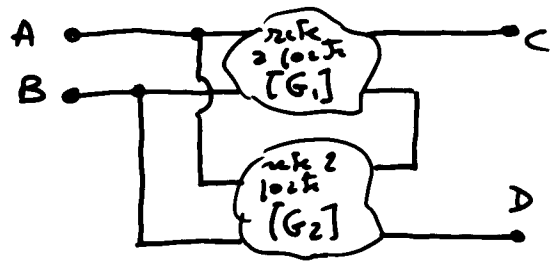
## 6) SERIE - PARALLELO



$$[H_T] = \begin{cases} [H_1] + [H_2] & \text{de le reti si comportano} \\ & \text{come 2-PORTE} \\ [H] & \text{de trovare con 2} \\ & \text{porte esterne (SE ESISTE)} \end{cases}$$

dim.: segue come caso misto dei 2 precedenti.

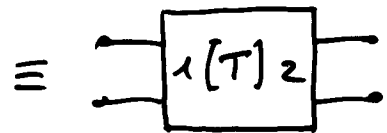
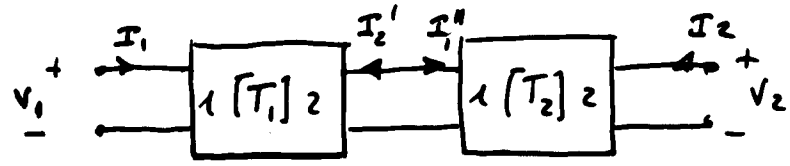
## 7) PARALLELO - SERIE



$$[G_T] = \begin{cases} [G_1] + [G_2] & \text{de le reti si comportano} \\ & \text{come 2-PORTE} \\ [H] & \text{de trovare con 2} \\ & \text{porte esterne (SE ESISTE)} \end{cases}$$

dim.: segue come caso misto dei casi 4 e 5

## 8) CASCATA



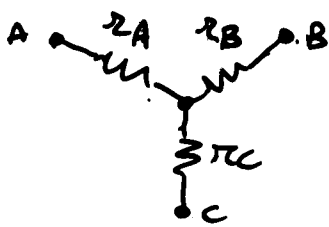
$$[T] = [T_1] \cdot [T_2]$$

dim: indicano con ' e '' le grandezze rispettivamente della 1° e della 2° rete, si può scriver

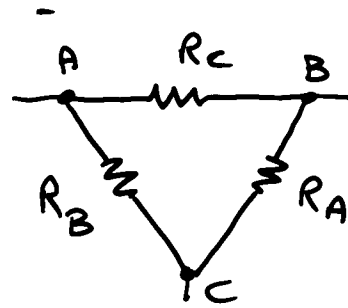
$$\begin{bmatrix} V_1 \\ I_1 \end{bmatrix} = \begin{bmatrix} V_1' \\ I_1' \end{bmatrix} = [T_2] \begin{bmatrix} V_2' \\ -I_2' \end{bmatrix} = [T_1] \begin{bmatrix} V_1'' \\ I_1'' \end{bmatrix} = [T_1][T_2] \begin{bmatrix} V_2'' \\ -I_2'' \end{bmatrix} = [T_1] \cdot [T_2] \begin{bmatrix} V_2 \\ -I_2 \end{bmatrix}$$

**NOTA** per continuare questa connessione è SEMPRE VALIDA (ma per 2-PORTE bilanciati o sbilanciati)

9) STELLA - TRIANGOLO



⇒



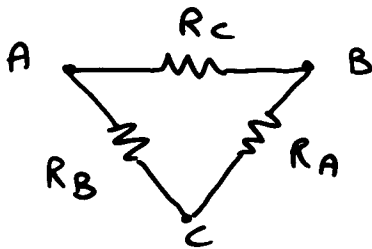
$$\frac{1}{r} = \frac{1}{r_A} + \frac{1}{r_B} + \frac{1}{r_C}$$

$$\begin{cases} r_A = \frac{r_B r_C}{r} \\ r_B = \frac{r_A r_C}{r} \\ r_C = \frac{r_A r_B}{r} \end{cases}$$

d.m.:

basta notare che la stella è un 2-PORTE (riplo) a "T" reciproco di cui si può calcolare  $[Z]$  quindi  $[Y] = [Z]^{-1}$  e realizzarlo come 2-PORTE (riplo) a "π" cioè a Inverso.

10) TRIANGOLO - STELLA



⇒



$$R = R_A + R_B + R_C$$

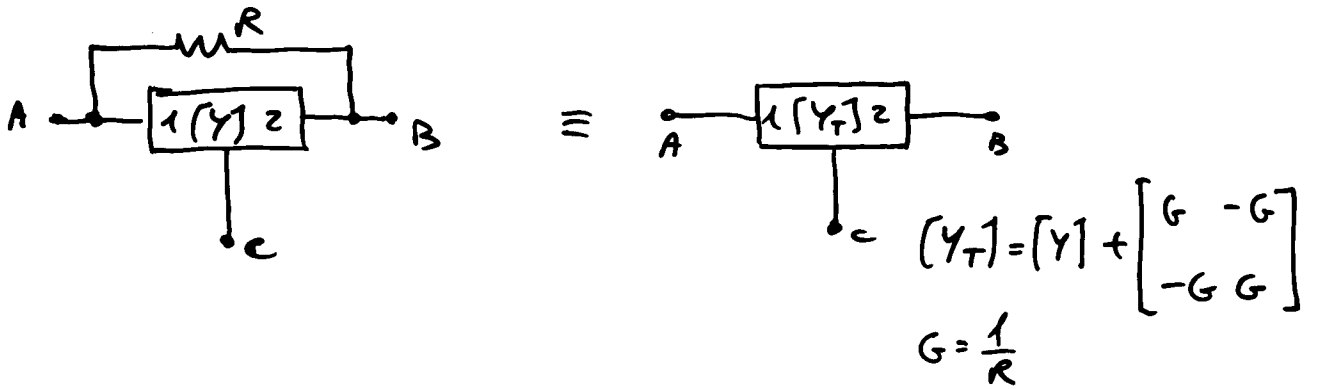
$$\begin{cases} r_A = \frac{R_B R_C}{R} \\ r_B = \frac{R_A R_C}{R} \\ r_C = \frac{R_A R_B}{R} \end{cases}$$

d.m.:

basta notare che il triangolo è un riplo a "π" reciproco di cui si può calcolare la rappresentazione  $[Y]$  quindi invertirlo  $[Z] = [Y]^{-1}$  e realizzarlo l'inverso come un riplo a "T".

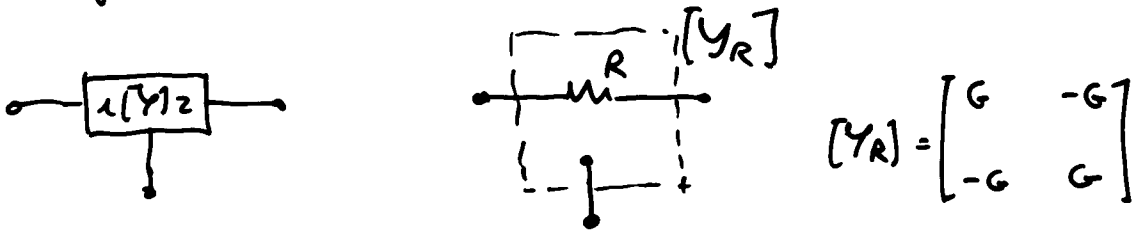
# 2-PORTE (senza numero)

## 11) ASSORBIMENTO R DERIVATO SU TRIPOLLO



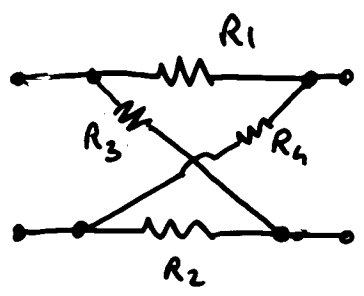
dim.:

collegamento parallelo - parallelo per i + punti. 2 porte



# 2 - PORTE TIPICI

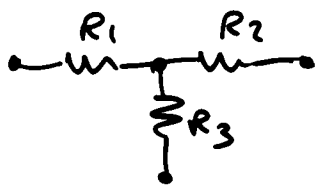
• TRALICCIO



$$[Z] = \begin{bmatrix} \frac{(R_1+R_3)(R_2+R_4)}{R} & \frac{R_3R_4 - R_1R_2}{R} \\ \frac{R_3R_4 - R_1R_2}{R} & \frac{(R_1+R_3)(R_2+R_4)}{R} \end{bmatrix}$$

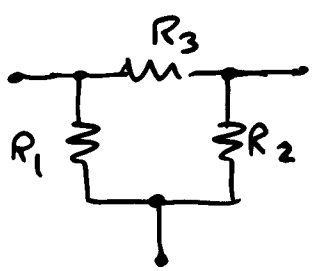
$$R = R_1 + R_2 + R_3 + R_4$$

• RETE A "T"



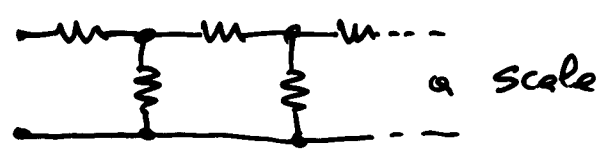
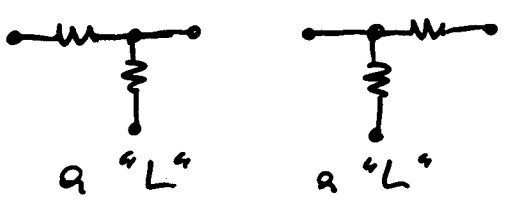
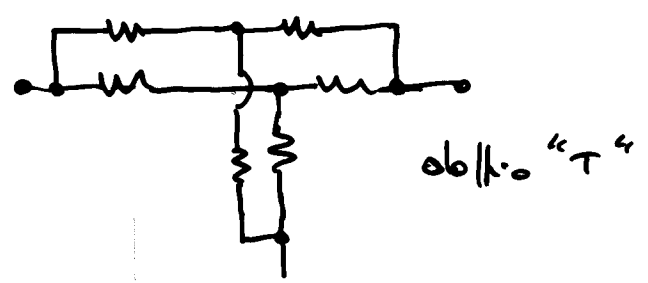
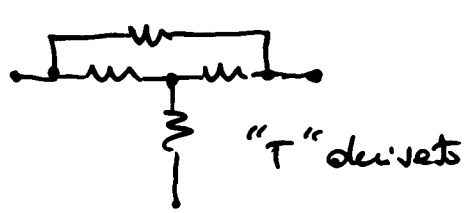
$$[Z] = \begin{bmatrix} R_1 + R_3 & R_3 \\ R_3 & R_2 + R_3 \end{bmatrix}$$

• RETE A "PI"



$$[Y] = \begin{bmatrix} G_1 + G_3 & -G_3 \\ -G_3 & G_2 + G_3 \end{bmatrix}$$

• ALTRE RETI



**[NOTA]** le loro rappresentazioni possono facilmente essere ottenute dai casi precedenti essenzialmente con trasformazioni circuitali